# OpenRTM-aist (Python) - バグ #876

## CompositeComponentのデータポートを非公開に切り替える際のバグ

2009/08/19 17:17 - harumi

| | | | |
|---|---|---|---|
| **ステータス:** | 終了 | **開始日:** | 2009/08/19 |
| **優先度:** | 通常 | **期日:** | |
| **担当者:** | kurihara | **進捗率:** | 100% |
| **カテゴリ:** | | **予定工数:** | 0.00時間 |
| **対象バージョン:** | | | |

**説明**

CompositeComponentの公開したデータポートを非公開を切り替える際、指定したがポート以外のポートがを切り替え出来ないその後もエラー「更新できません」が表示される。

エラーになる手順
① Compositeコンポーネントを起動しSystemDiagramにドラッグアンドドロップする。
② Wクリックで表示されるCompositeコンポーネントの中のシステムダイアグラムから非公開のポートをマウスで公開にする。
③ ②で公開したポートを右クリックで非公開にする。
　エラー→別のポート(最初から公開されていたポート)が非公開になる。
④ 再度、ポートを非公開に変更する。
　エラー→ エラー「更新できません」が表示され、マウスで変更できなくなる。

　※デフォルトで公開されているポート→新たに公開したポート、の順で非公開にしないと
　エラーが出ます。
　※エラー「更新できません」が出た時は、一度SystemDiagramのCompositeComponentViewで
　すべて非公開に変更すると解決しました。

追加した公開を非公開にする手順
① 〃
② 〃
③ ②で公開にしたポートと同じ種類のデータポート(inかout)で、Sensor0・Mortor0のポートを非公開にする。
④ 追加したポートを非公開にする。

**履歴**

**#1 - 2009/08/19 17:20 - harumi**

*- ステータス を 新規 から 終了 に変更*

**#2 - 2010/03/26 18:06 - kurihara**

*- 担当者 を kurihara にセット*

*- 進捗率 を 0 から 100 に変更*

#878 にて解決済み。